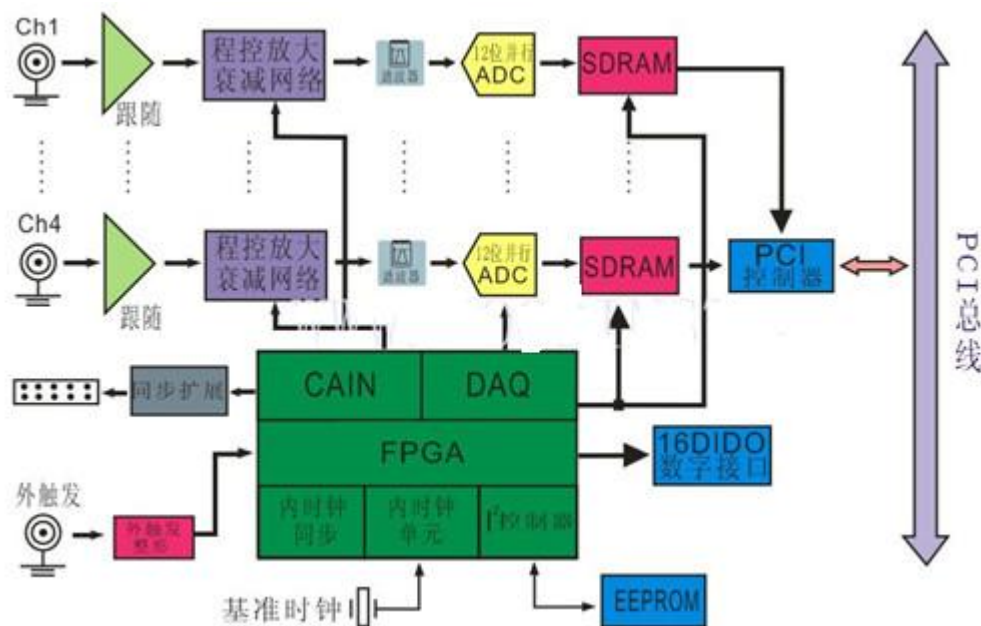


特性:

- 32Bit PCI 总线接口，支持即插即用，系统对其进行自动配置
- 12bit 的 A/D 分辨率
- 每台集成 4 通道并行同步采集，每通道最高采样率 60MSps，每通道独立的 8 个可编程量程程档
- 自动校准零点和自检功能
- 多种触发模式，正、负延时功能
- 单次或多次触发记录
- 每通道缓存 4M 字节或 16M 字节（SDRAM）
- 多卡同步扩展



仪器概述:

采用同步并行设计，卡上集成了 4 片高速 50MSps 12-bit A/D 转换器，和 4 个独立的高速精密运算放大器和精密衰减滤波网络组成程控增益通道，实现 $\pm 100\text{mV}$ 到 $\pm 20\text{V}$ 的大动态信号采集；每个通道的增益误差和零点漂移都可以独立地由 DAQ 控制器微调消除，因此该产品具有很高的测量精度和相位一致性，板上没有手工调节的器件，具有较高的工作可靠性和稳定性。

采集卡设计了独立的时间基准和时钟控制器，系统内的多个采集卡可以不同的采样频率工作。通过软件设置将系统触发线和时钟线级联起来，采集系统在统一的时钟和触发控制下实现全同步采集。A/D 转换的最高采样频率为 40MHz，按 1、2、5 分频实现 18 档采样率设置；四个通道可独立地用软件控制增益，从 $\pm 100\text{mV}$ 到 $\pm 20\text{V}$ 按 1、2、5 分为 8 档。每通道最大采样深度可达到 16Msa。通

过特殊设计的环形缓冲器实现预触发存储功能，特别适合工程上的单次过程信号记录。预触发和触发后的延时可以达到最大采集长度。

PCI6712 具有丰富的触发功能，包括软件（手动）触发、内触发、外触发。内触发电平在当前量程范围内自由设置，可以设为上升沿、下降沿、双电平内、双电平外触发等模式；外触发信号符合 TTL 电平标准，可以选择上升沿或下降沿有效，通过对多种模式的触发设置确保对各种特征信号的准确捕捉。

PCI6712 上设计了 32 路 TTL 电平数字 IO（16 个 DI，16 个 DO），可以用于测量和控制用户系统内的数字量。

PCI6712 采用大规模现场可编程阵列电路（FPGA）设计，集成度和可靠性高，采集控制器 (DAQ Core) 由 PCI 总线接口在采集系统启动时动态下载，支持对采集卡的远程动态升级服务，便于灵活地设计满足特殊用户的测试功能与时序要求。

应用：

- 工程、试验室的单次过程信号记录
- 大容量采集，采样数据分析
- 多通道并行采集
- 时间、相位一致性敏感的采集

技术指标：

最大采样率：	60MHz, 2 个档程控设置
单台通道数：	并行 4 通道同步采样
AD 分辨率：	12bit，系统精度： $\leq \pm 0.2\%$ （直流）
存储容量：	每通道最大 4M Byte （可扩展到 16M Byte）
量程：	$\pm 100\text{ mV}$ 、 $\pm 200\text{ mV}$ 、 $\pm 500\text{mV}$ 、 $\pm 1\text{V}$ 、 $\pm 2\text{V}$ 、 $\pm 4\text{V}$ 、 $\pm 10\text{V}$ 、 $\pm 20\text{V}$ ，分 8 档
输入方式：	BNC 单端双极性电压输入
输入信号带宽：	0Hz~20MHz（-3dB）
输入阻抗：	1M Ω ；输入电容 $\leq 25\text{PF}$
通道间相位差：	$\leq 1^\circ$ （0Hz~2MHz）
通道间隔离度：	$\geq 90\text{dB}$
信噪比：	$\geq 55\text{dB}/56\text{dB}$
带内波动：	$\leq \pm 0.1\text{dB}$ （0Hz~1MHz）
扫频振动：	2.5G（峰峰值）
尺寸：	224mm×122mm×19mm
重量：	0.2kg

应用程序：

DaqView 2.0 于 1998 年推出的数据采集虚拟仪器软件，可以运行在 Windows 95/98/ME 系列操作系统上，支持动态所有的全系列瞬态采集分析产品。（详细信息参看下表）提供常用开发平台下的 DEMO 源代码和开发技术支持。

界面：	全汉字图形界面，完善的中文在线帮助
硬件兼容性：	采用标准微机做工作平台，从 Pentium 到 Pentium III
波形存储：	自动存盘功能、自动存储配置、自动波形回放
高级功能：	具有 FFT 频谱、功率谱、微积分、数字滤波等多种数据处理功能
波形运算：	1、立即特征值计算，快速浏览数据特性 2、波形多次累加和功率谱密度多次累加 3、微分算法带有滤波特性，抑制高频噪声和量化噪声 4、测试电压数据自动转换为物理量显示和计算
波形打印：	支持各种打印机，打印效果所见即所得（WYSIWYG）
二次开发：	可为用户开发专用的测控软件
其他功能：	多通道文件格式，实验波形打包存储，保证数据完整性

安装方法：

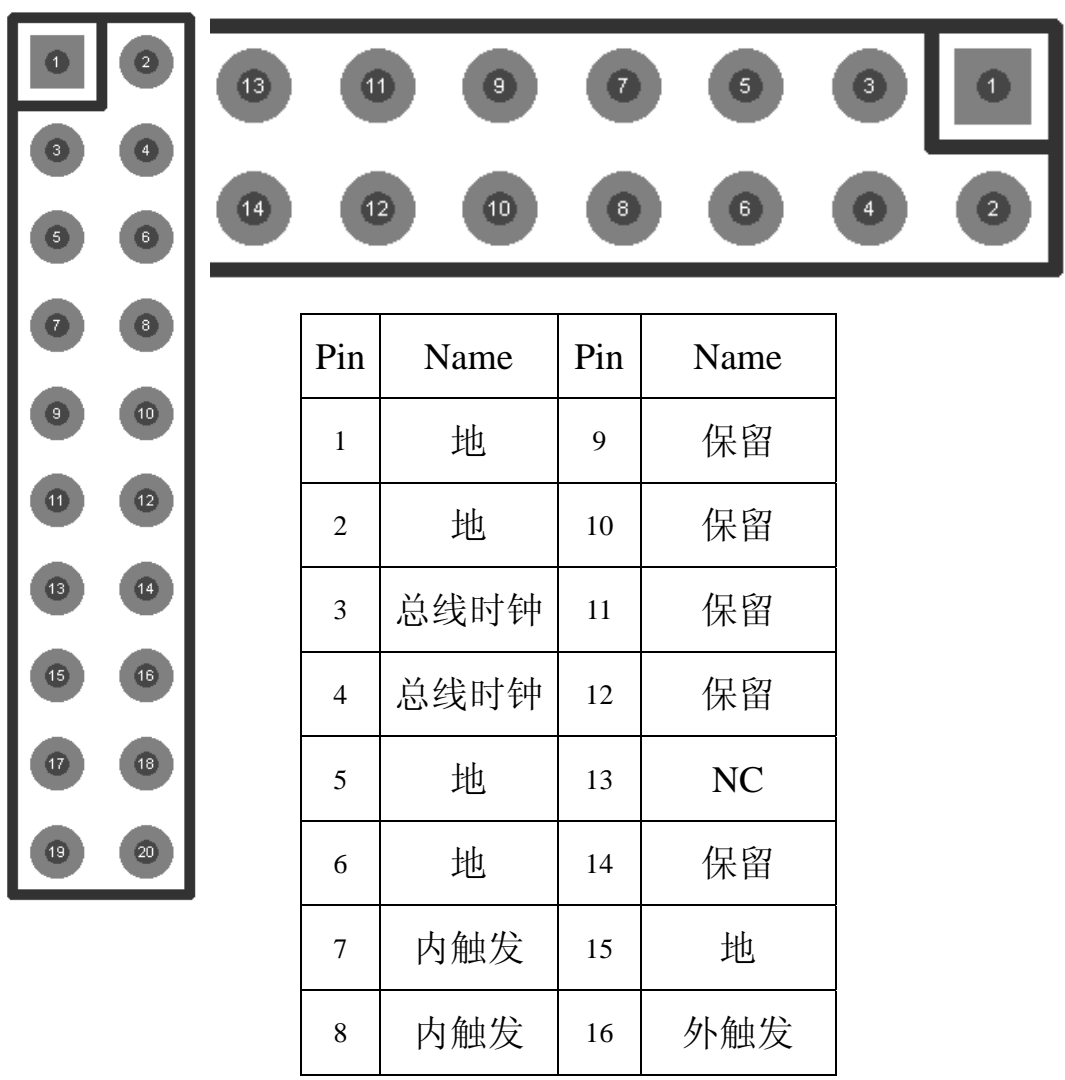
见安装图：

- 1、第一张采集卡，把晶振旁的两个跳线器短接（JP1、JP2），其他采集卡设置为开路；如果你有多张卡时，请使用我们提供的 16 芯的同步电缆，分别插入每张卡 CN3 内。
- 2、如果用户选择了选件数字输入、输出接口，你只需把配置的编平电缆，插入采集卡的两个 20 芯插座内（CN1，CN2），然后，另外一端，插到输入、输出板上；

接插件连线表

注：用户可根据自己需要搭接以适合你的特殊应用。

触发总线（CN3）



数字 I/O（CN1、CN2）

CN1				CN2			
Pin	Name	Pin	Name	Pin	Name	Pin	Name
1	地	2	地	1	地	2	地
3	输出 1	4	输出 2	3	输入 1	4	输入 2
5	输出 3	6	输出 4	5	输入 3	6	输入 4
7	输出 5	8	输出 6	7	输入 5	8	输入 6
9	输出 7	10	输出 8	9	输入 7	10	输入 8
11	输出 9	12	输出 10	11	输入 9	12	输入 10
13	输出 11	14	输出 12	13	输入 11	14	输入 12
15	输出 13	16	输出 14	15	输入 13	16	输入 14
17	输出 15	18	输出 16	17	输入 15	18	输入 16
19	+5V	20	+5V	19	+5V	20	+5V

北京迪阳公司订购信息:

型 号	最高采样率	A/D 精度	通道数	存储深度
PCI6712	60Msps	12 位	4CH	4Msa/CH

注：存储深度可扩展为 16M/CH

配件:

安装光盘一张